(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005年6月2日(02.06.2005)

PCT

(10) 国際公開番号 WO 2005/050944 A1

(51) 国際特許分類7:

H04L 29/02

(21) 国際出願番号:

PCT/JP2004/017292

(22) 国際出願日:

2004年11月19日(19.11.2004)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

PCT/JP03/14721

2003年11月19日(19.11.2003)

(71) 出願人(米国を除く全ての指定国について): 独立行政 法人情報通信研究機構 (NATIONAL INSTITUTE OF INFORMATION AND COMMUNICATIONS TECH-NOLOGY) [JP/JP]; 〒1848795 東京都小金井市貫井北 聞 4-2-1 Tokyo (JP).

(72) 発明者; および

(75) 発明者/出願人(米国についてのみ): 長谷川 幹雄

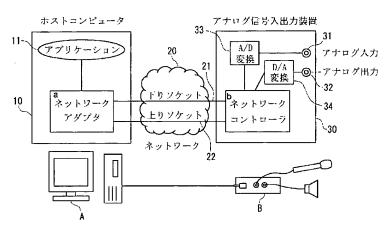
(HASEGAWA, Mikio) [JP/JP]; 〒1848795 東京都小金 井市貫井北町 4-2-1 独立行政法人情報通信研究 機構内 Tokyo (JP). 森川 博之 (MORIKAWA, Hiroyuki) [JP/JP]; 〒1848795 東京都小金井市貫井北町 4-2-1 独立行政法人情報通信研究機構内 Tokyo (JP). バ ンダーラ ウダーナ (BANDARA, Udana) [LK/JP]; 〒 1848795 東京都小金井市貫井北町 4-2-1 独立行政 法人情報通信研究機構内 Tokyo (JP). 井上 真杉 (IN-OUE, Masugi) [JP/JP]; 〒1848795 東京都小金井市貫 井北町 4-2-1 独立行政法入情報通信研究機構内 Tokyo (JP).

- (74) 代理人: 新保斎 (SHIMBO, Itsuki); 〒1510053 東京都 渋谷区代々木2-24-10南新宿SNビル201つ ばめ特許事務所 Tokyo (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,

/続葉有/

(54) Title: ANALOG SIGNAL INPUT/OUTPUT SYSTEM USING NETWORK LINES

(54) 発明の名称: ネットワーク回線を用いたアナログ信号入出カシステム



10...HOST COMPUTER 30...ANALOG SIGNAL INPUT/OUTPUT DEVICE
11...APPLICATION 33...A/D CONVERSION
a...NETWORK ADAPTER 31...ANALOG INPUT
20...NETWORK 34...D/A CONVERSION
21...DOWNSTREAM SOCKET 32...ANALOG OUTPUT
22...UPSTREAM SOCKET b...NETWORK CONTROLLER

(57) Abstract: There is disclosed an arrangement wherein an analog signal input terminal converts an input analog signal to a digital signal and transmits the digital signal to a host computer via a network, while a digital signal generated by the host computer digital signal and transmits the digital signal to a host computer via a network, while a digital signal generated by the host computer is transmitted through the network to an analog signal output terminal and converted therein to an analog signal to be outputted. There are provided two connections of upstream and downstream sockets between the host computer and the analog signal input/output device. These connections are selectively used to realize excellent communication of control signals and data. Particularly, such analog signals may include input signals from a microphone, output signals to a speaker, and input/output data to/from a sensor, a measuring device and the like.

ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国(表示のない限り、全ての種類の広域保護が可 能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

国際調査報告書

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。